

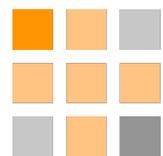
# 2023年12月期第2四半期 決算補足資料（2023年4-6月）

---

2023年8月10日  
証券コード：6871

## 資料取扱い上の注意

本プレゼンテーションで述べられている内容は、当社が現時点で入手している情報及び合理的と判断する前提をもとに構成されたものです。実際の業績や見通し等は、市況、競争状況、半導体・FPD関連業界の世界的な状況等を含む多くの不確実な様々な要因の影響を受けます。従いまして、実際の今後の当社業績や見通しは、本プレゼンテーションにおける記述その他の情報と大きく異なる場合がありますことをご承知おきください。



## 2023年12月期 第2四半期決算概要

---

# 決算概要

(百万円)	2022年12月期	2023年12月期					
	4-6月	1-3月	4-6月	前四半期比		前年同期比	
	Q2 ①	Q1 ②	Q2 ③	増減額 ③-②	増減率	増減額 ③-①	増減率
売上高	9,766	9,769	7,216	▲2,553	▲26.1%	▲2,550	▲26.1%
プロブカード事業	8,869	9,471	6,721	▲2,750	▲29.0%	▲2,148	▲24.2%
TE事業 ※	897	297	494	197	66.2%	▲403	▲44.9%
売上総利益	4,433	4,709	2,443	▲2,266	▲48.1%	▲1,990	▲44.9%
営業利益	1,938	1,974	▲224	▲2,198	—	▲2,162	—
経常利益	2,228	1,832	▲262	▲2,094	—	▲2,490	—
親会社株主に帰属する 四半期純利益	1,615	1,107	36	▲1,071	▲96.7%	▲1,579	▲97.8%

※ : Test Equipment

# 決算概要

(百万円)	2022年12月期	2023年12月期					
	第2四半期累計(1-6月)			5/12開示予想比		前年同期比	
	前年実績 ①	5/12開示予想 ②	実績 ③	増減額 ③-②	増減率	増減額 ③-①	増減率
売上高	19,570	17,200	16,985	▲214	▲1.2%	▲2,585	▲13.2%
プロブカード事業	17,634	16,300	16,193	▲107	▲0.7%	▲1,441	▲8.2%
TE事業 ※	1,935	900	791	▲109	▲12.1%	▲1,144	▲59.1%
売上総利益	8,799	—	7,153	—	—	▲1,646	▲18.7%
営業利益	4,101	1,600	1,750	150	9.4%	▲2,351	▲57.3%
経常利益	4,445	1,300	1,569	269	20.7%	▲2,875	▲64.7%
親会社株主に帰属する 四半期純利益	2,873	800	1,143	343	42.9%	▲1,730	▲60.2%

※ : Test Equipment

# 2023年12月期第2四半期決算の要点

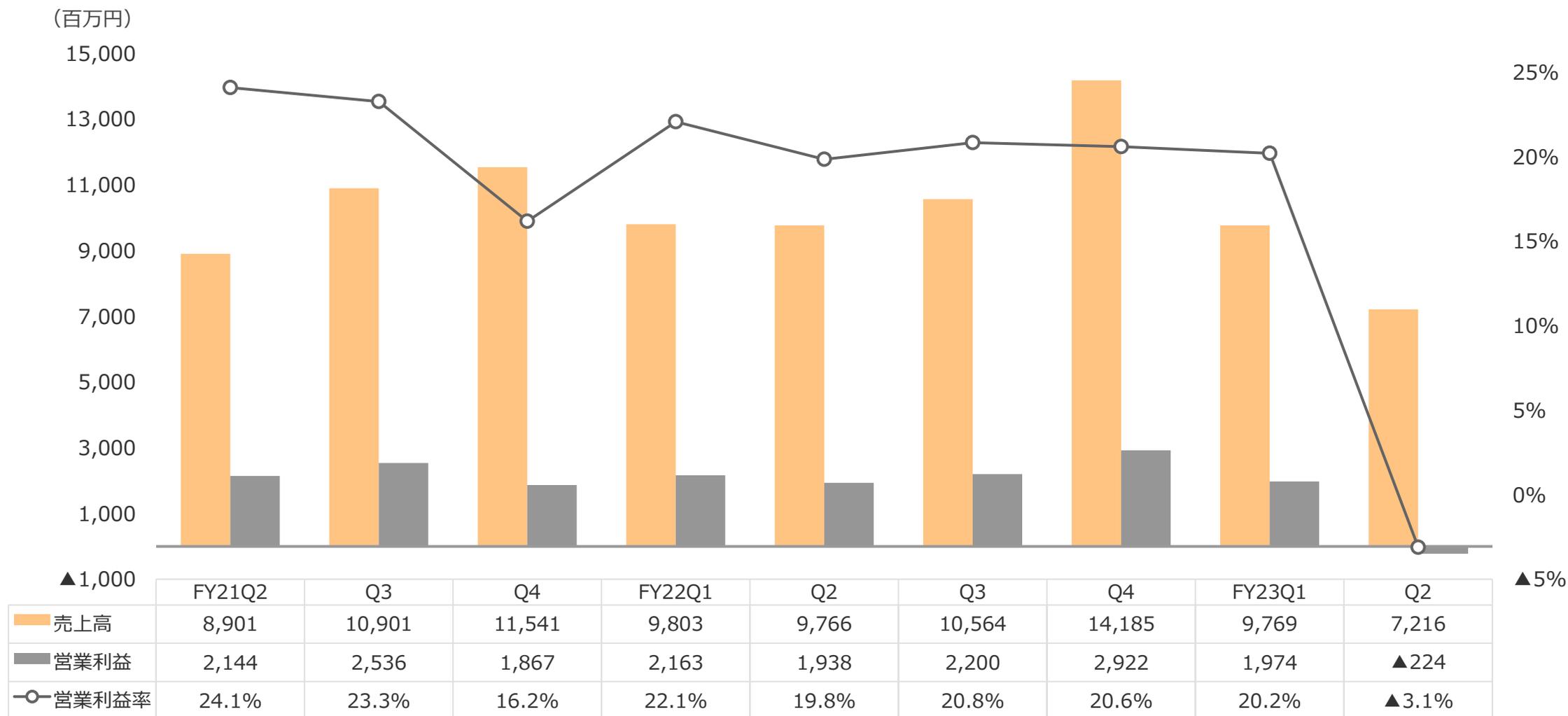
## プローブカード事業

- メモリ半導体市況の悪化による顧客生産調整の影響から、メモリ向けプローブカードの需要が減速。ノンメモリー向けは車載向けでは堅調な需要が継続したものの、その他のデバイス向けの需要が減速。全体としては、前年同期、前四半期比共に減収減益。  
(p7、p8参照)
- 大幅な売上減少となったが、セグメント利益を確保。(p7参照)

## TE事業

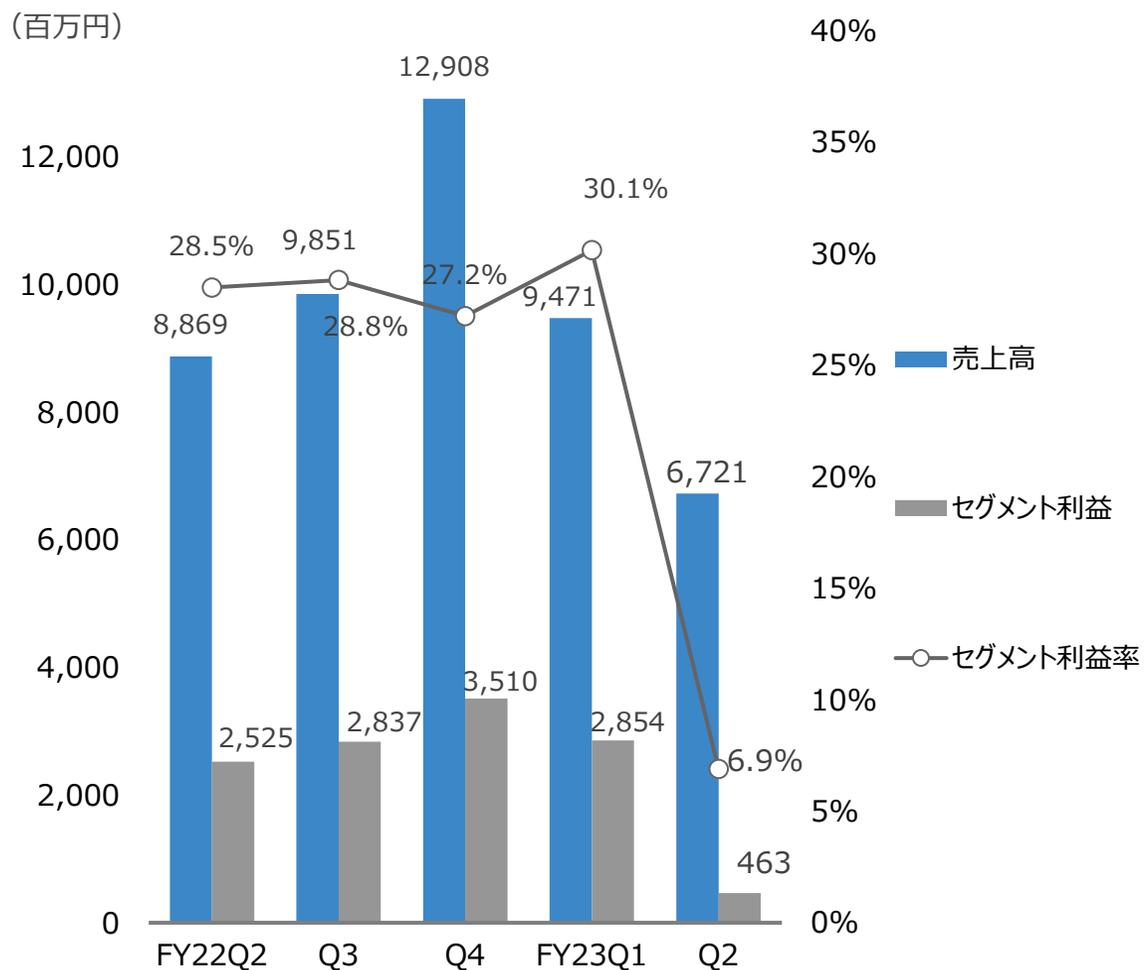
- 計画に対して主に半導体パッケージプローブが低調、しかし前四半期比では改善。  
(p7参照)
- セグメント利益は、損失を計上。(p7参照)

# 四半期業績推移

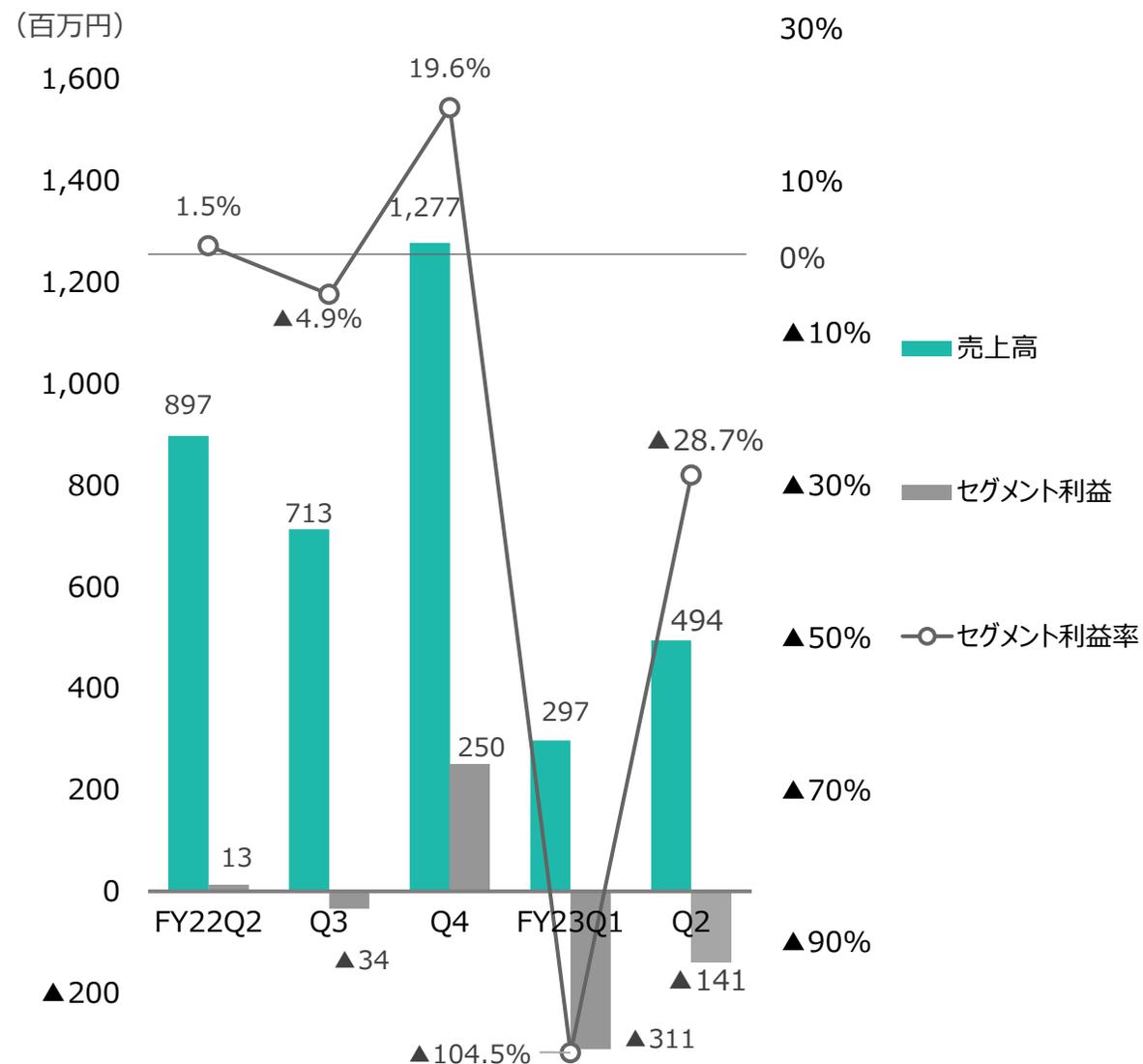


# 四半期業績推移 (セグメント別)

## プローブカード事業



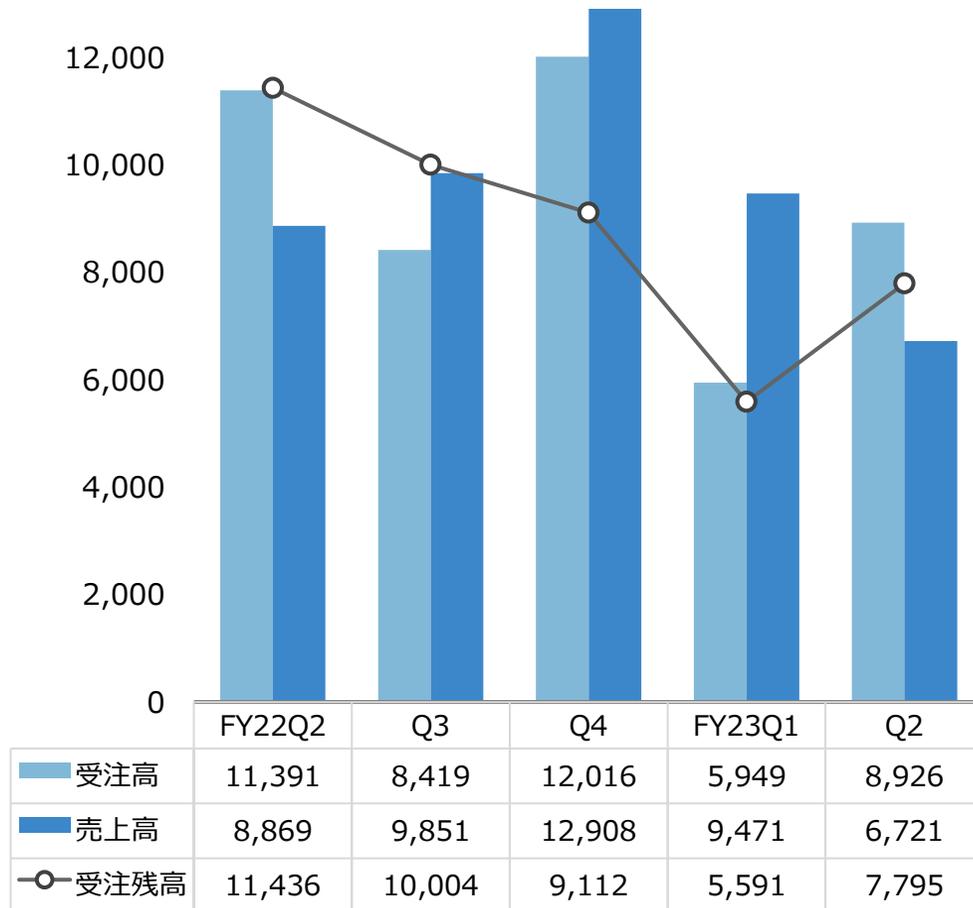
## TE事業



# 受注/売上/受注残高 四半期推移

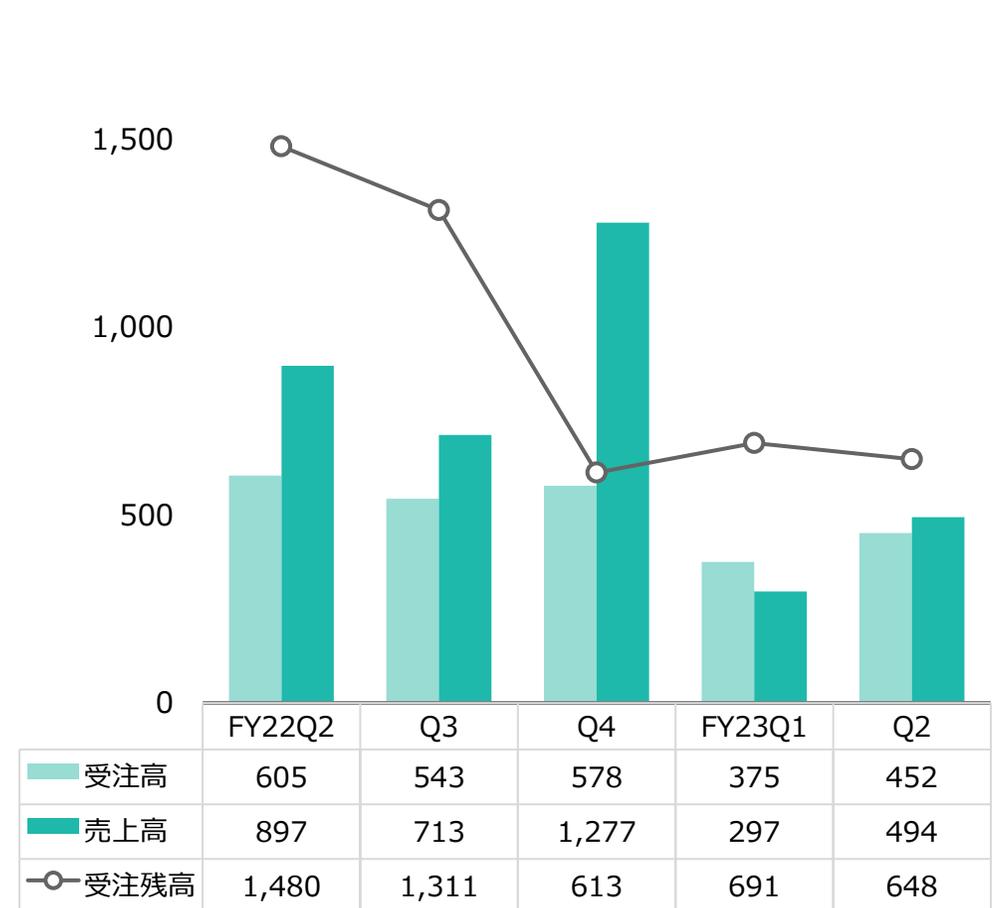
## プローブカード事業

(百万円)



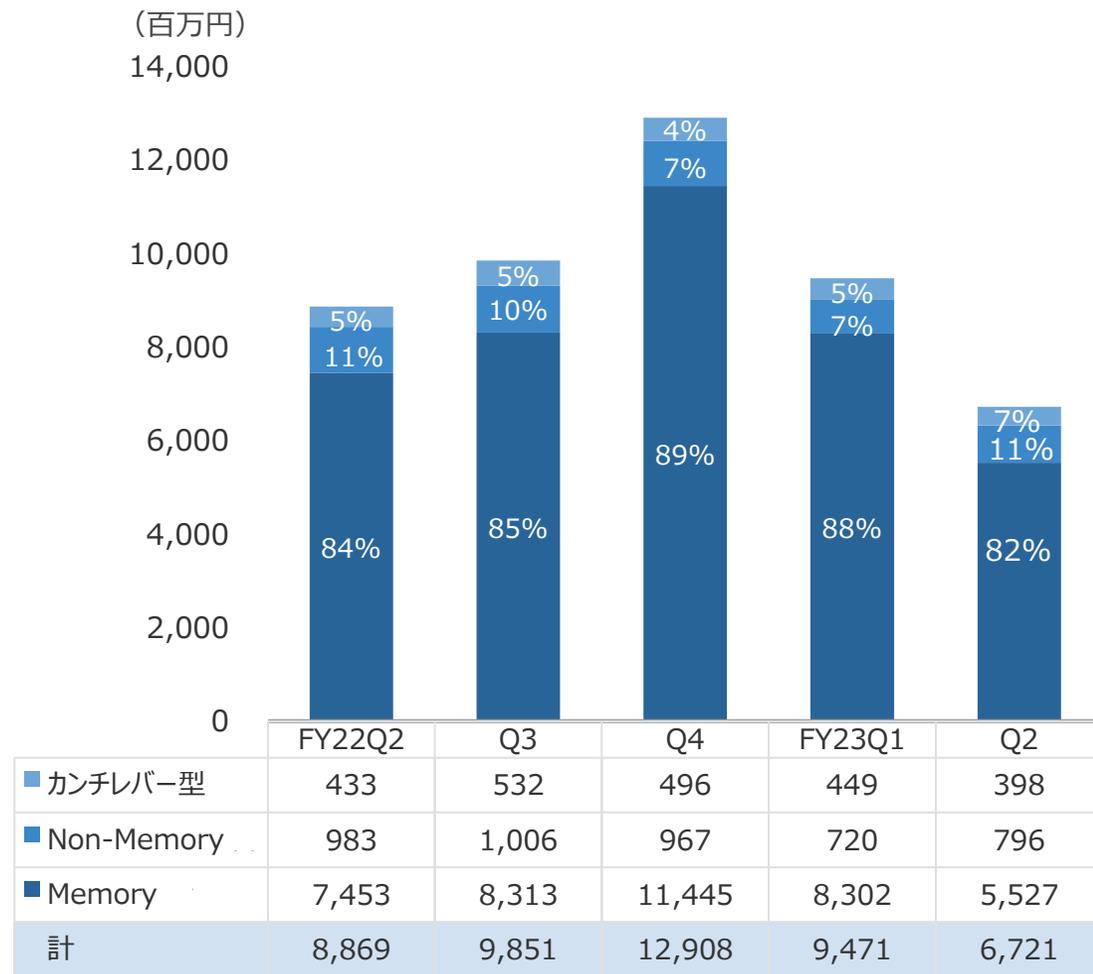
## TE事業

(百万円)

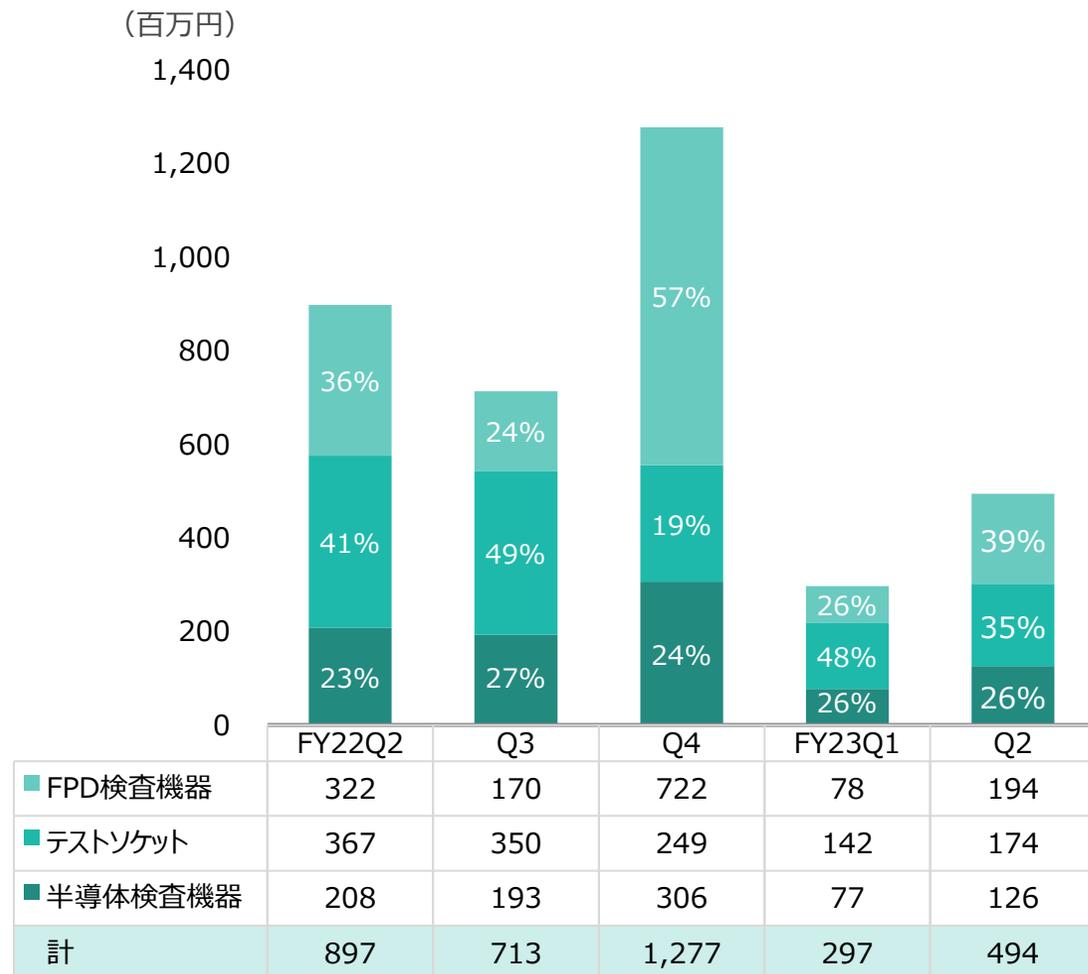


# 四半期売上高（製品別）

## プローブカード事業

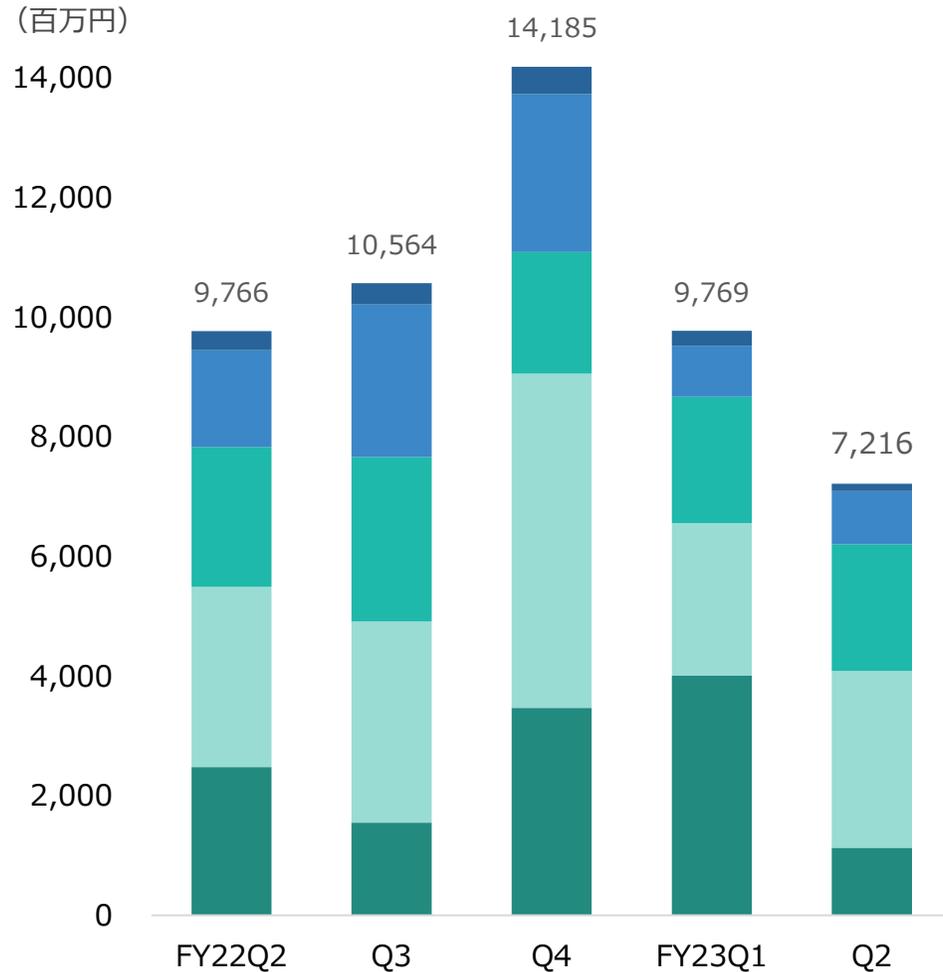


## TE事業

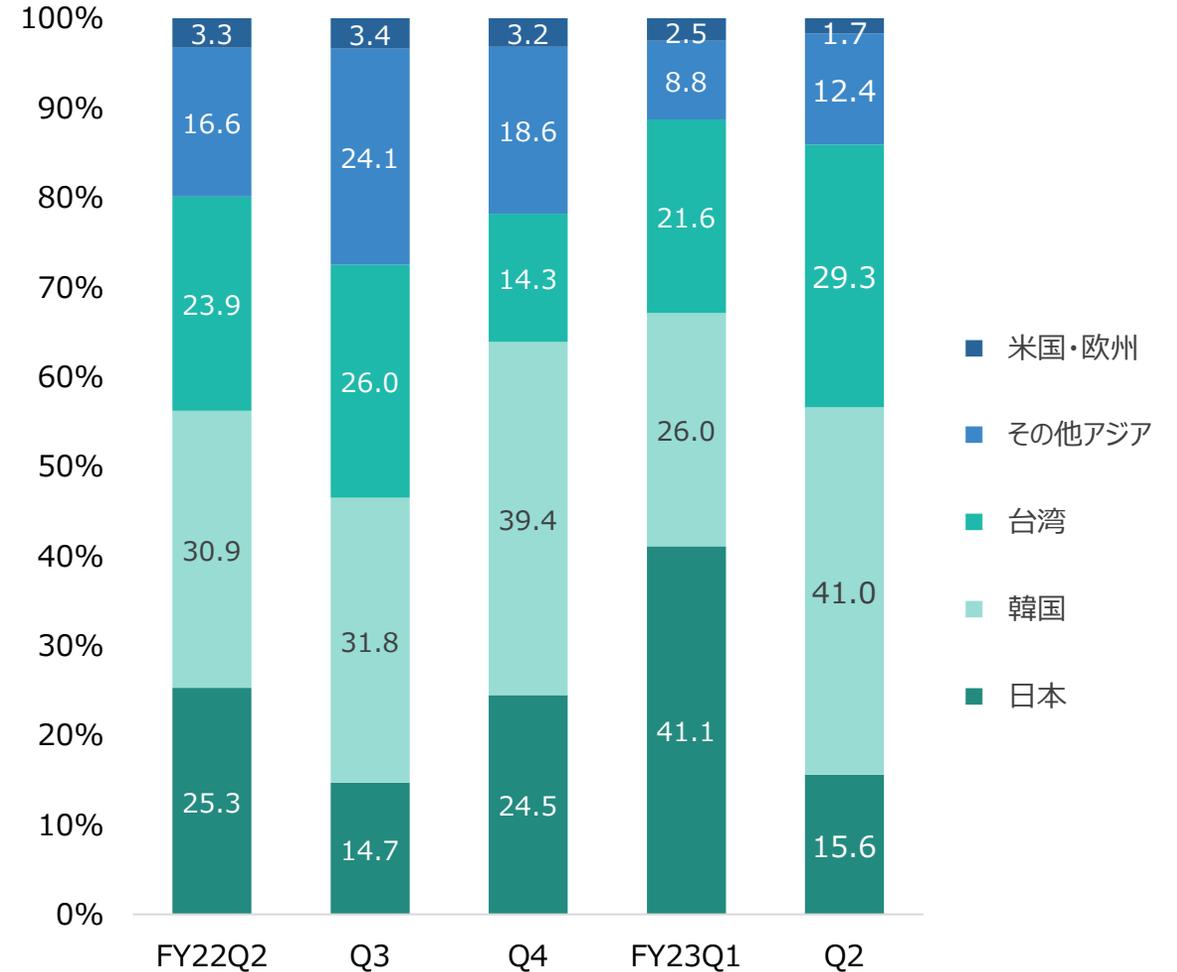


# 地域別売上高 四半期推移

## 売上高



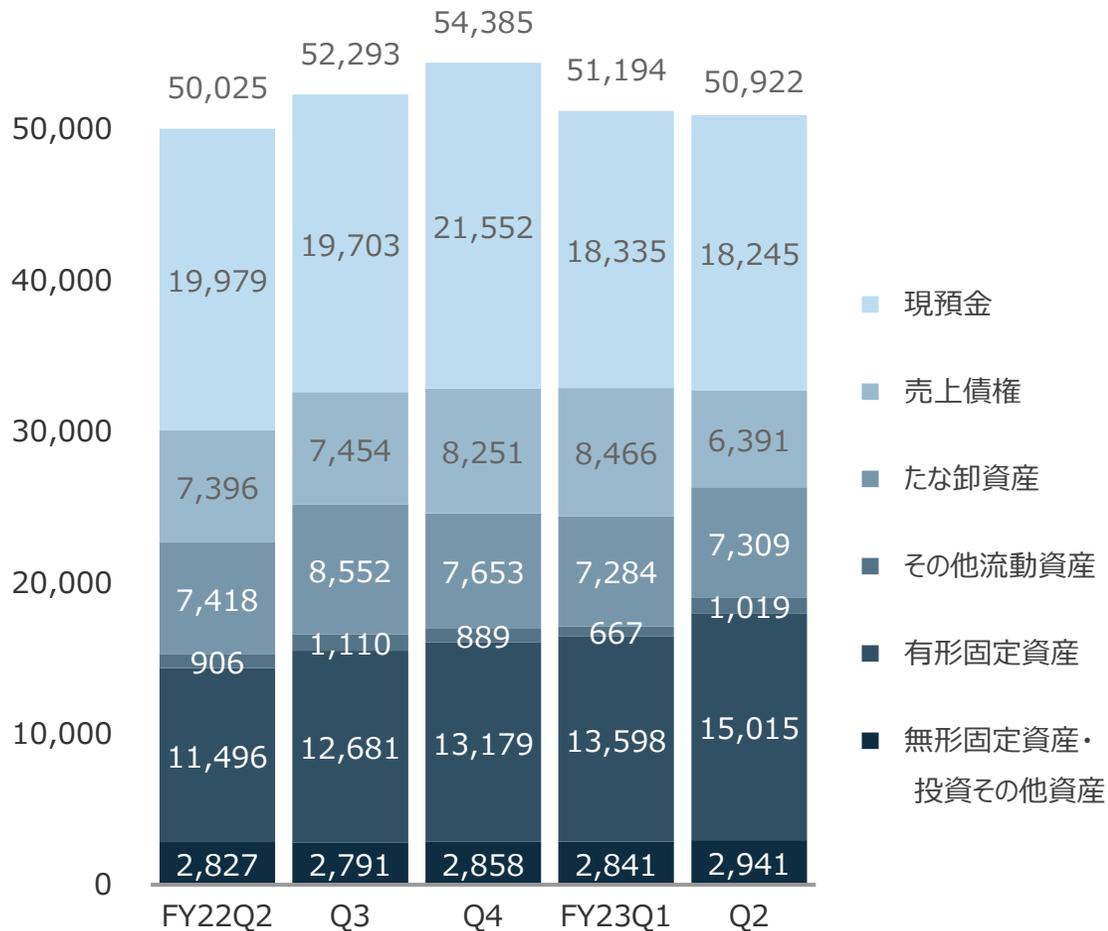
## 売上高比率



# 貸借対照表

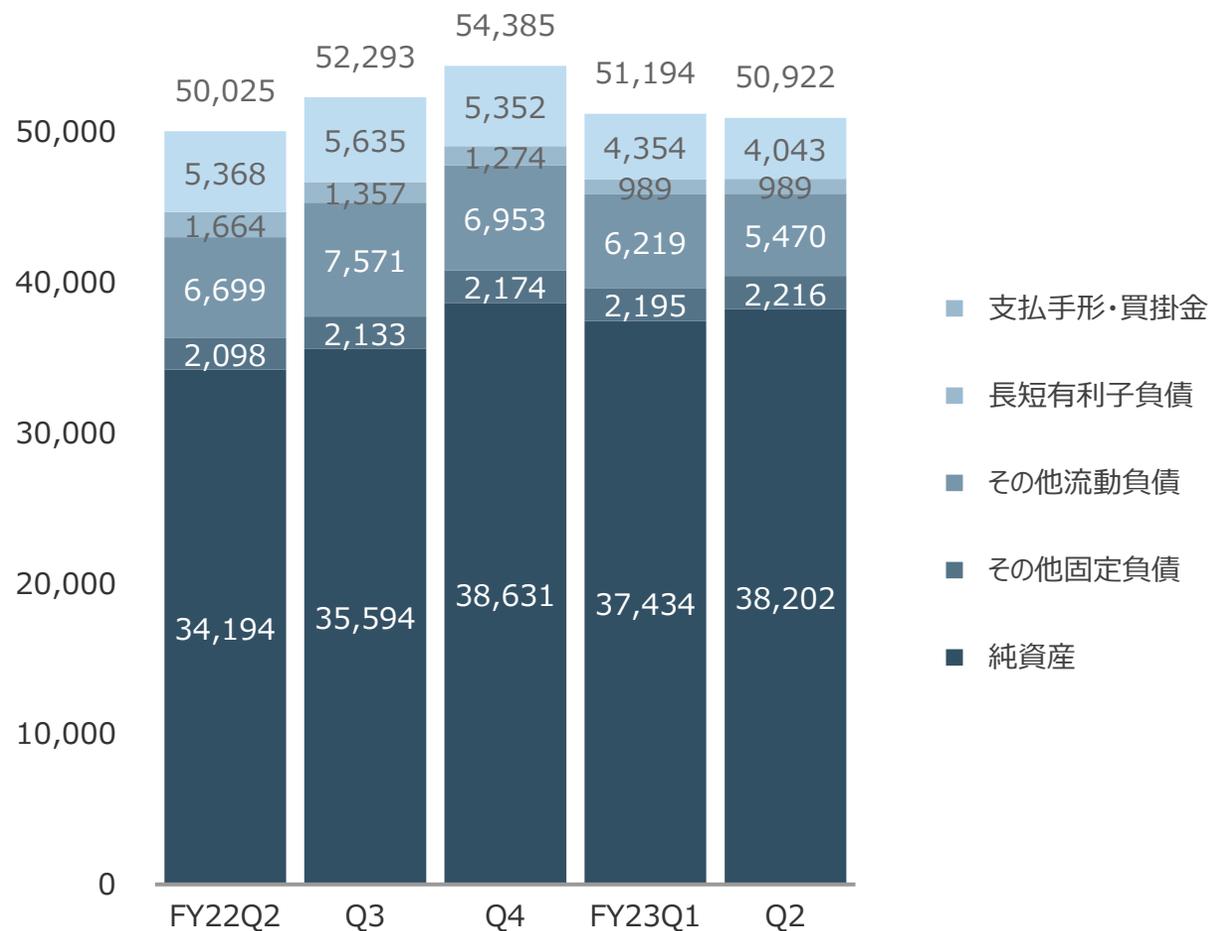
## 資産の部

(百万円)



## 負債純資産の部

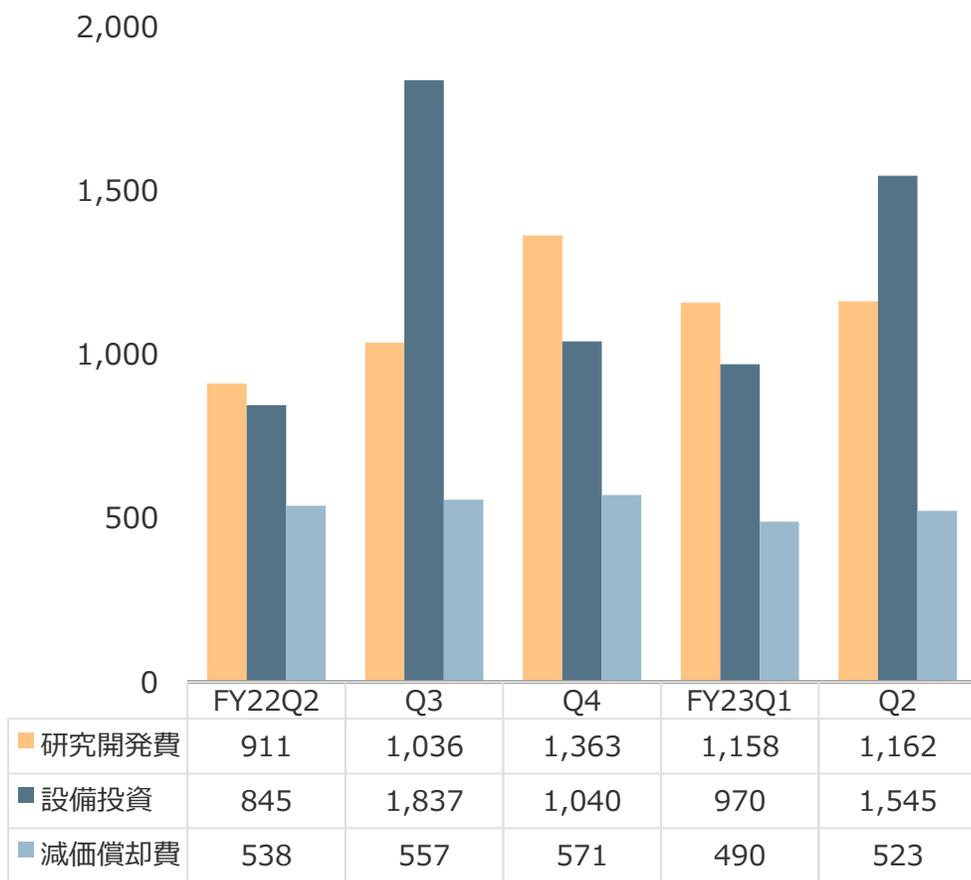
(百万円)



# 投資等/キャッシュフロー

## 投資等

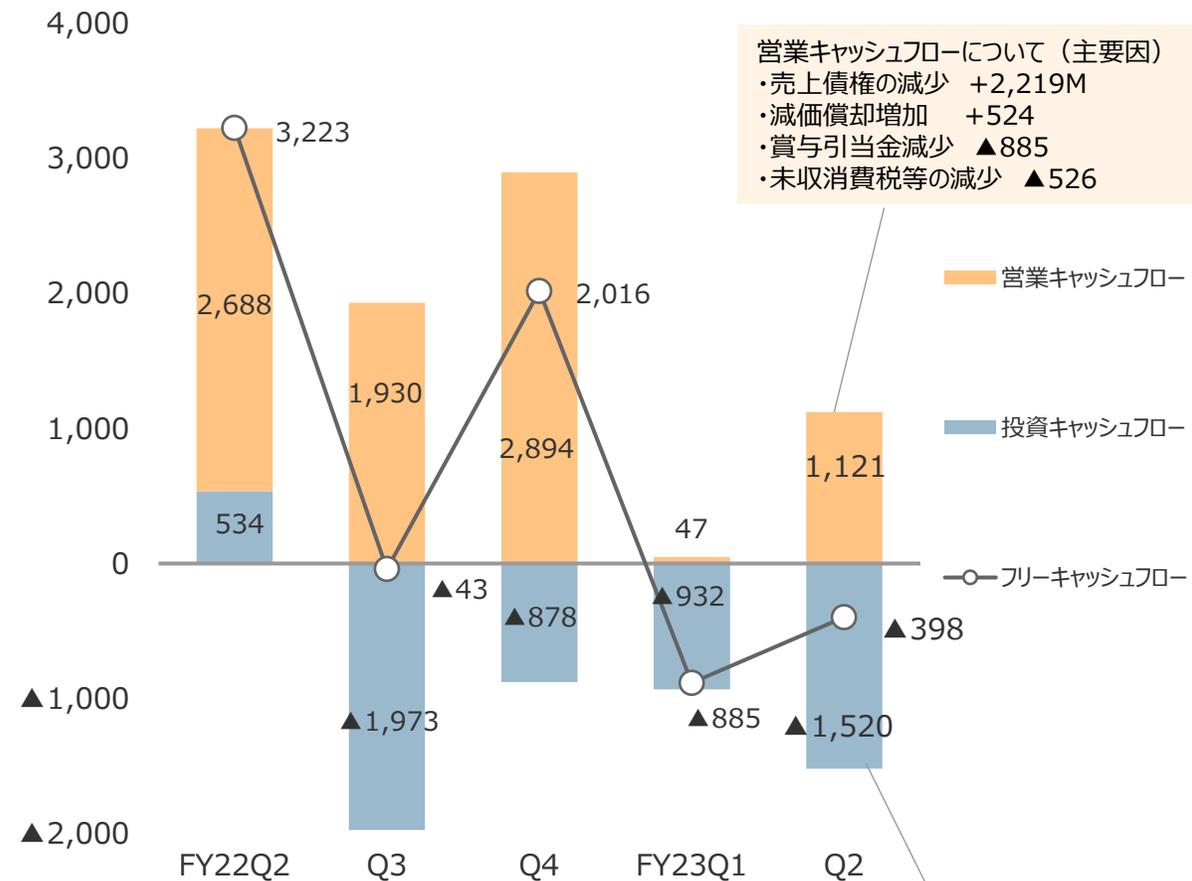
(百万円)

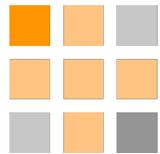


※設備投資には建設仮勘定を含む

## キャッシュフロー

(百万円)





## 業績予想

---

# 業績予想

(百万円)	第3四半期（累計）業績予想						
	前年実績 ①	前回開示 (5/12時点) ②	今回 (8/10時点) ③	前回開示比		前年同期比	
				増減額 ③-②	増減率	増減額 ③-①	増減率
売上高	30,135	26,600	26,600	+0	0.0%	▲ 3,535	▲11.7%
プロブカード事業	27,486	24,900	25,000	+100	+0.4%	▲ 2,486	▲9.0%
TE事業	2,649	1,700	1,600	▲ 100	▲5.9%	▲ 1,049	▲39.6%
営業利益	6,302	2,400	2,400	+0	+0.0%	▲ 3,902	▲61.9%
経常利益	7,107	2,000	2,100	+100	+5.0%	▲ 5,007	▲70.5%
親会社株主に帰属する 四半期純利益	4,447	1,200	1,400	+200	+16.7%	▲ 3,047	▲68.5%

# 業績予想

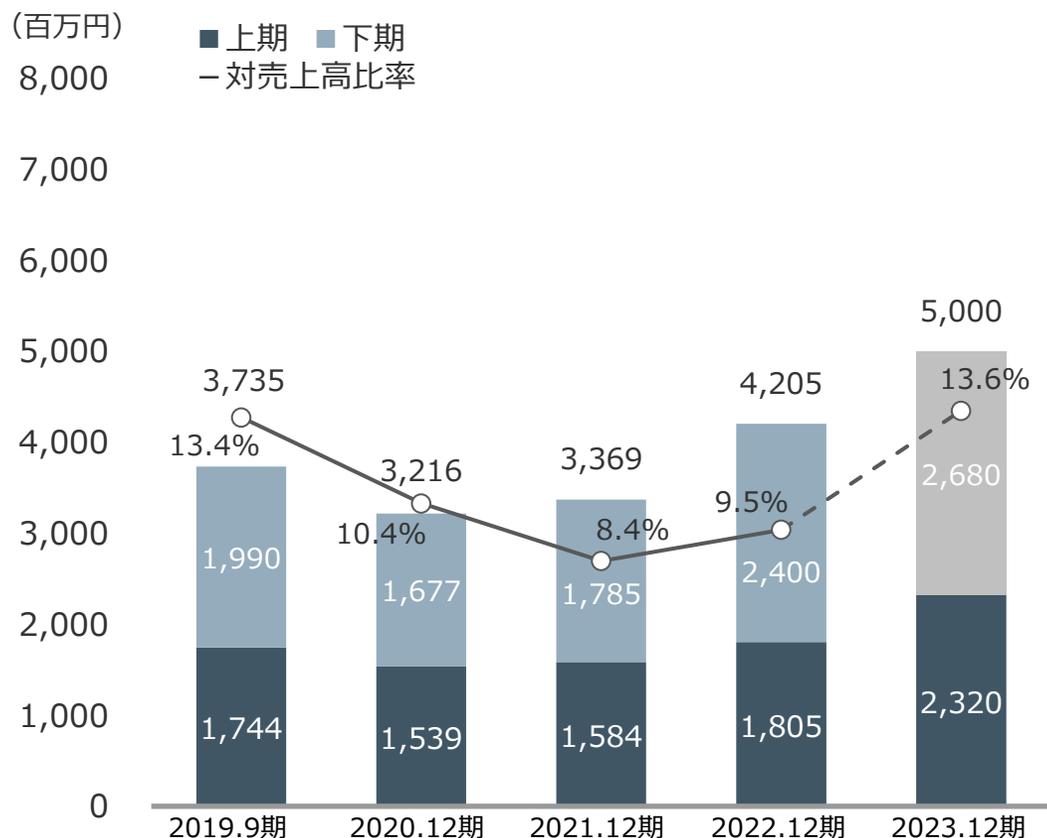
(百万円)	通期（累計）業績予想			
	前年1-12月期 ①	1-12月 (8/10時点) ②	前年同期比	
			増減額 ②-①	増減率
売上高	44,321	36,400	▲ 7,921	▲ 17.9%
プローブカード事業	40,394	34,200	▲ 6,194	▲ 15.3%
TE事業	3,926	2,200	▲ 1,726	▲ 44.0%
営業利益	9,225	3,400	▲ 5,825	▲ 63.1%
経常利益	10,423	3,200	▲ 7,223	▲ 69.3%
親会社株主に帰属する 当期純利益	7,530	2,300	▲ 5,230	▲ 69.5%
配当予想（円）	59円	18円	▲ 41円	▲ 69.5%

# 研究開発費、設備投資、減価償却費の予想

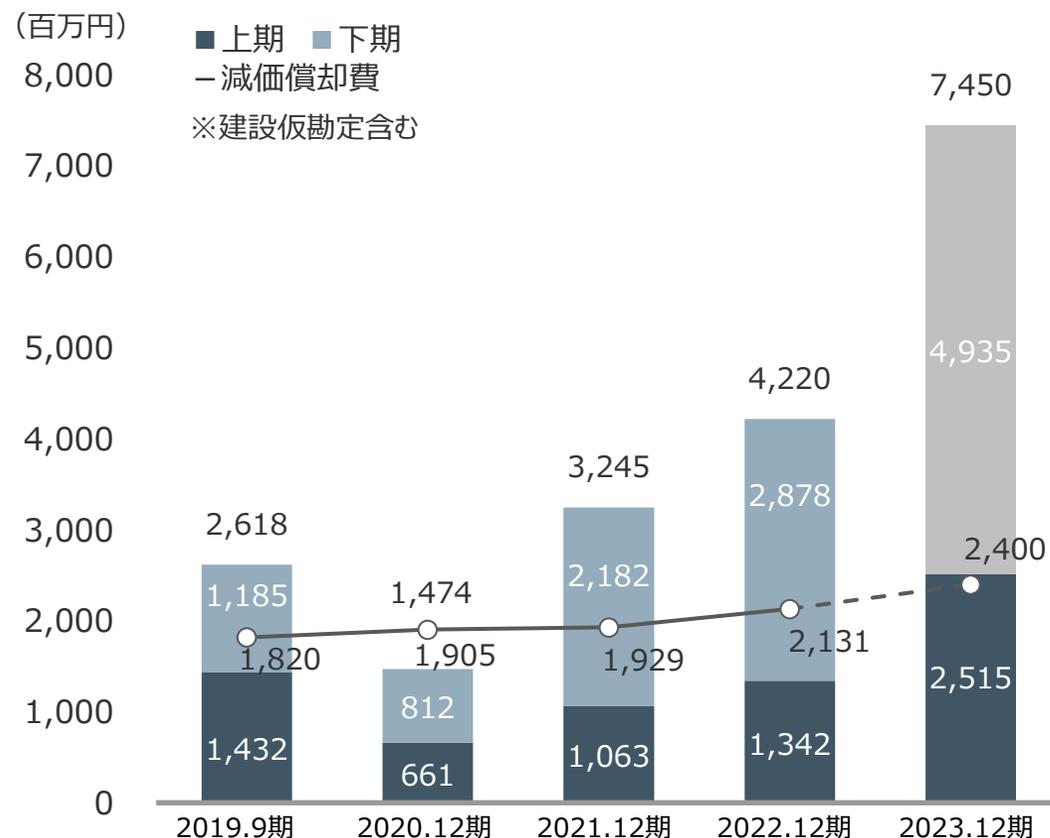
半導体の技術革新、中長期の需要拡大に向け積極的な投資を継続

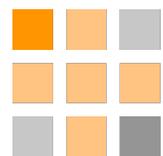
- ・ ノンメモリ向けプロブカードの新製品開発、及びメモリ向けプロブカードの技術開発
- ・ TE事業における半導体関連での新製品開発
- ・ 新工場建設に関する投資

## 研究開発費



## 設備投資、減価償却費





## 用語集及び主な製品のご紹介応答

---

# 業用語集（半導体、フラットパネル関連）

## ウェーハ Wafer :

シリコン (Si) やガリウム砒素 (GaAs) などを円柱状に結晶化させ、それを薄く切り出した円形状の基板で、半導体の電子回路が形成される基板。

## チップ/ダイ : 半導体の細片

## IC Integrated circuit : 集積回路の総称

## メモリIC :

情報を電氣的に格納して蓄積しておく記憶素子。DRAM、NAND型フラッシュメモリなどの種類がある。

## ロジックIC :

情報を制御するための論理回路で構成されており、論理演算処理に用いられる。

## DRAM Dynamic Random Access Memory :

揮発性メモリの一つ。コンピュータの主記憶装置の他、一般的な汎用メモリとして、広範囲に利用されている。

## NAND型フラッシュメモリ Nand-type flash memory :

外部から電源を供給しなくても内容が消えない不揮発性メモリの一つ。USBメモリやデジタルカメラ用メモ리카ード、携帯音楽プレーヤ、携帯電話の記憶装置として利用されている。東芝が1987年に提案した。

## LSI Large Scale Integrated circuit :

大規模集積回路の総称。トランジスタの集積度向上に従って、VLSI、ULSIと呼ばれる。

## マイコン micro computer :

演算処理を行うマイクロプロセッサとメモリーを1チップに集積したICのこと。以前はパソコンと同義で使われていたが、最近では、家電や車載製品などの電子制御用として組み込まれているものを指すことが多い。

## フリップチップ flip chip :

ICチップ表面部の電極に bumps と呼ばれる突起電極があるチップ。

## SoC System on chip / システムLSI :

システムのほとんどの機能を1チップ上で実現した大規模なIC。これまで複数のICを組み合わせて構成していた機能を1チップに集約したもの。小型で高性能な機器を実現できる。主に、プロセッサとメモリ、入出力回路、インタフェース回路、通信回路などから構成される。

## bumps bump :

ICの電極部にメッキで形成した突起のこと。通常、金(Au)または半田の電気メッキで形成し、フリップチップ等における基板接続のために使用する。

## ボンディングパッド bonding pad:

チップへの電源電圧の供給や外部との信号のやりとりは、通常リード線を介して行われる。このリード線と内部回路の各端子とを接続するため、チップ周辺部に設けた金属電極のことを指す。

## AI Artificial Intelligence :

コンピュータなどで人工的に人間と同様の知能を実現させようとする技術。一般的に、画像処理などの半導体が使われる。

## IoT Internet of Things :

世の中の様々な機器をインターネットで相互接続し、自動認識や自動制御、遠隔操作等を行うこと。一般的に、通信やセンサなどの半導体が使われる。

## FPD Flat Panel Display : フラットパネルディスプレイ

## LCD Liquid Crystal Display : 液晶ディスプレイ

# 用語集（半導体検査関連）

## ウェーハテスト/プローブテスト：

ウェーハチップのボンディングパット上にプローブ針を当てて行う電氣的試験のこと。電気信号の解析を行うテスト、ウェーハを搬送するプローバ、基板上的のプローブ針でデバイスに接触することで、テストとデバイス間で電気信号を送受信するプローブカードなどの装置・器具を用いる。

## ファイナルテスト/パッケージテスト：

組立完了したICに対して行う電氣的試験のこと。電気信号の解析を行うテスト、デバイスを搬送するハンドラ、デバイスの耐久性や電気特性を検査するテストソケットなどの装置・器具を用いる。

**DUT** device under test：試験対象となるものの総称

**エリアアレイ** Area array：格子状の（端子）配列

## カンチレバー型プローブカード：

片持ち針型とも言う。ニードルプローブの片側を支点としてプロービングするプローブカードのこと。手作業により形成。

## アドバンストプローブカード：

カンチレバー型以外のプローブカードの総称。

## 垂直型プローブカード：

プローブカードの基板に対しプローブが垂直に組立てられているプローブカードのこと。手作業に近いが、自動組み立て等機械化も進んでいる。

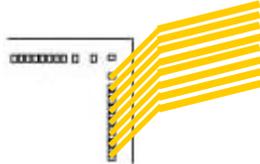
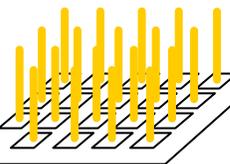
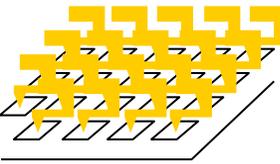
## MEMS micro electro mechanical system：

微小電気機械システム

## MEMS型プローブカード：

MEMS技術を利用したプローブカード。半導体製造のように設備産業化が必要な製品。

## プローブカードの種類と主な特徴

	形式	形状と優位点	生産方式
カンチ	カンチレバー型	 狭ピッチ、短納期	労働集約型 
	垂直型	 エリアアレイ、小パッド、低電圧、低針圧、高周波	
アドバンスト	MEMS型	 小パッド、低電圧、低針圧、高周波、狭ピッチ	装置産業型 

## DFT design for testability：

テスト容易化設計。設計の初期の段階からテストのし易さを考慮して、テスト用回路の組み込み等を行う設計手法。

**BIST** built in self test：組み込み自己検査。DFTの一つ。

# 用語集（その他）

## **MJC Future Vision :**

当社グループが属する半導体・FPD市場は産業構造や技術動向、市況の変動が激しく、不透明性が高いため、従来の中期経営計画のように期間を固定した計画に代えて、長期的に当社が目指す姿をまとめたもの。2017年11月に発表し、市況環境等に大幅な変更があった場合は、必要に応じて更改予定。

## **QDCCSS :**

Quality, Delivery, Cost, Compliance, Service, Safetyの頭文字を取った略語であり、当社が改善及び改革に取り組む6つの活動テーマを示したもの。

# 主な製品のご案内

## < プロブカード事業 >

### U-Probe :

当社独自のMEMSプローブ“マイクロカンチレバー”と世界トップレベルの薄膜多層技術により、世界で初めてウェーハスケールのプロービングを実現した当社の主力製品。DRAM向けクレッセント（三日月）配置は、コンタクト回数を極限まで減らしたことで、現在業界のスタンダードとなりました。主に、DRAMやフラッシュメモリ等メモリ検査に使用されます。

### SP-Probe :

12インチウェーハ一括測定に適した垂直型スプリング・ピンタイプのプロブカード。主に、NANDフラッシュメモリ検査に使用されます。

### Vertical-Probe :

高集積化・高速化・多ピン化するロジック検査用の垂直型ニードルタイプのプロブカード。あらゆるパッド配列に対し柔軟な対応が可能で、狭ピッチのエリアアレイ配置、多数個同時測定に適し、SoC等先端ロジック検査に向いています。

### MEMS-SP :

SoCデバイス等のフリップチップタイプのプロブカードの開発に開発したMEMSプローブ使用のプロブカード。

### カンチレバー型プロブカード :

低価格・短納期・狭ピッチ対応が特長で、マイコン、LCDドライバ、CMOSイメージセンサー等、ロジック検査に向いています。



半導体テスタ

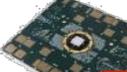


ウェーハプローバ



プロブユニット

## 当社プロブカード製品の主な用途

	Memory		Logic	
	DRAM	Flash	SoC	LCD-driver
カンチレバー型			 Cantilever	
垂直型		 SP-Probe	 Vertical-Probe	
MEMS型	 U-Probe		 MEMS-SP	

## < TE事業 >

### 半導体テスタ :

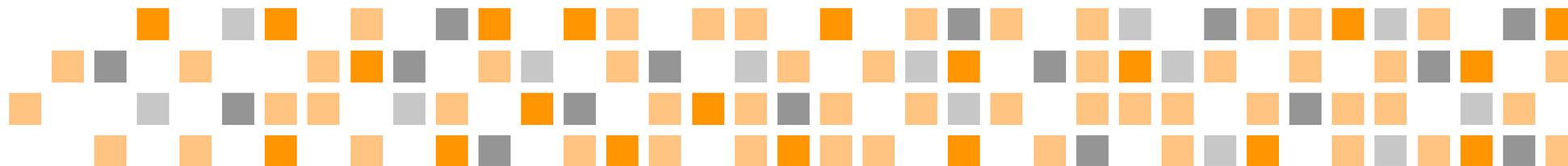
半導体デバイスに電気信号などを与え、出力される信号を期待値と比較することで、設計仕様通りに動作するかどうかを検査する装置。

### ウェーハプローバ :

ウェーハを搬送しデバイス上の決められた位置にコンタクトするために使用する装置。

### Probe Unit :

LCDプローバに搭載するLCD版プロブカード。当社が開発したブレードタイプは業界のスタンダードとなりました。



本資料で述べられている技術情報は、製品の標準的動作・応用を説明するための  
ものであり、その使用に際して当社および第三者の知的財産、その他の権利に対する  
保証または実施権の許諾を行なうものではありません。